
IPC ERFA-møde, torsdag den 20. november 2014

Afholdes hos HYTEK, Sofievej 61, 9000 Aalborg

Dagsorden:

- 10:00 Velkomst, v/Alex Christensen, HYTEK
- 10:05 Nyt fra IPC, v/Alex Christensen, HYTEK
- Gennemgang af de nyeste udgivne IPC-standarder
 - Ny procedure i forbindelse med IPC-certificeringer
 - De vigtigste ændringer fra E- til F-udgaverne af IPC-A-610 og IPC J-STD-001
- 10:30 IPC versus PCB design - værd at vide, v/ Allan Nørgaard, Gåsdal Bygningsindustri
- Som dagens PCB designer er der udfordringer omkring at få kredsløbet konverteret til et PCB design og få det til at virke - også på langt sigt.
 - Hvordan bruger man aktivt IPC i forhold til design, fremstilling, komponentmontage, lodning og test?
- 11:30 Designing with power integrity in mind v/ Søren Christiansen, Nordcad Systems A/S
- Controlling DC currents in your design
 - SMPS example walkthrough
 - FPGA supply walkthrough
 - Managing your supply voltage ripple with the right decoupling schema
 - Minimize ripple voltage with the right placement and amount of decoupling capacitors
 - Signal integrity issues caused by lack of power integrity
 - Walkthrough of signal integrity issues caused by bad pdn design
- 12:30 Frokost / lunch
- 13:30 Designverifikation, v/ Lars Rimestad, Grundfos
- Grundfos & robusthedsprincippet. Halt & HASS
 - HASS-processen (formål, metode, hvornår skal man holde med HASS, ...)
 - Lignende metoder
 - Verifikation af produktionskvalitet
 - Sammenhæng med markedsp performance
 - Et par eksempler
- 14:30 Eventuelt